

대한민국 특허청

KOREAN INTELLECTUAL PROPERTY OFFICE

별첨 사본은 아래 출원의 원본과 동일함을 증명함.

This is to certify that the following application annexed hereto
is a true copy from the records of the Korean Intellectual
Property Office.

출원번호 : 10-2002-0074893
Application Number PATENT-2002-0074893

출원년월일 : 2002년 11월 28일
Date of Application NOV 28, 2002

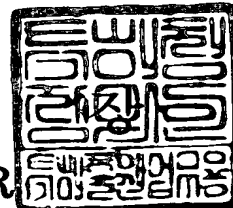
출원인 : 삼성전자 주식회사
Applicant(s) SAMSUNG ELECTRONICS CO., LTD.



2002 년 12 월 30 일

특 허 청

COMMISSIONER



【서지사항】

【서류명】	특허출원서
【권리구분】	특허
【수신처】	특허청장
【제출일자】	2002.11.28
【발명의 명칭】	디지털 신호 처리용 메모리 제어 장치와 그 제어 방법
【발명의 영문명칭】	MEMORY CONTROL APPPARATUS AND METHOD FOR DIGITAL SIGNAL PROCESSING
【출원인】	
【명칭】	삼성전자 주식회사
【출원인코드】	1-1998-104271-3
【대리인】	
【성명】	정홍식
【대리인코드】	9-1998-000543-3
【포괄위임등록번호】	2000-046970-1
【발명자】	
【성명의 국문표기】	이용현
【성명의 영문표기】	LEE, YONG HYUN
【주민등록번호】	630726-1029811
【우편번호】	442-744
【주소】	경기도 수원시 팔달구 영통동 황골마을벽산아파트 1053-2 223동 1104 호
【국적】	KR
【취지】	특허법 제42조의 규정에 의하여 위와 같이 출원합니다. 대 리인 식 (인) 정홍
【수수료】	
【기본출원료】	19 면 29,000 원
【가산출원료】	0 면 0 원
【우선권주장료】	0 건 0 원
【심사청구료】	0 항 0 원
【합계】	29,000 원
【첨부서류】	1. 요약서·명세서(도면)_1통

【요약서】**【요약】**

본발명은 디지털 신호 처리용 메모리 제어 장치와 그 제어 방법에 관한 것으로 상세하게는 복수개의 DSP를 처리함에 있어서 하나의 메모리카드와 버퍼를 사용할 수 있는 시스템을 제공하는 것이다.

이러한 목적을 달성하기 위한 본발명은 서로 다른 신호를 처리하는 적어도 한개 이상의 DSP와 디지털 신호를 기록 및 재생할 수 있는 플래쉬 메모리와 상기 DSP와 상기 플래쉬 메모리와의 신호라인 상에 위치하고 신호의 입출력을 절환하는 복수개의 신호절환 스위치와 상기 제어부의 제어신호에 의하여 상기 플래쉬메모리의 인서트정보를 상기 복수개의 DSP에 선택하여 출력할 수 있는 3상 버퍼와 신호절환을 제어하는 제어부와 입출력 동작모드를 결정하는 키입력부를 구비하여 상기 키입력부의 모드 결정에 따라 상기 제어부가 플래쉬 메모리에 데이터를 기록 또는 재생하게 하여 이루어진다.

따라서 본발명은 복수개의 DSP를 처리할 때 메모리와 버퍼를 공용으로 사용하여 간단한 구성의 운용 시스템을 제공할 수가 있는 것이다.

【대표도】

도 2

【색인어】

DSP, 3상 버퍼, 디지털신호처리

【명세서】

【발명의 명칭】

디지털 신호 처리용 메모리 제어 장치와 그 제어 방법 {MEMORY CONTROL APPPARATUS
AND METHOD FOR DIGITAL SIGNAL PROCESSING }

【도면의 간단한 설명】

도 1은 종래 기술의 일실시예에 따른 디지털 스틸 카메라와 디지털 비디오 카메라가 일체화된 촬영장치를 도시한 사시도,

도 2는 도 1에 도시된 촬영장치를 도시한 블록도도 1은 종래 기술의 디지털 신호처리 블록도,

도 3은 본 발명의 주요부분 신호처리 블록도,
그리고

도 4은 본 발명의 주요 부분 신호처리 흐름도이다.

도면의 주요 부분에 대한 부호 설명

100 : DSP-1 200 : DSP-2

300 : 신호절환스위치 400 : 3상 버퍼

500 : 메모리스틱 600 : 제어부

700 : 키입력부

【발명의 상세한 설명】**【발명의 목적】****【발명이 속하는 기술분야 및 그 분야의 종래기술】**

- <11> 본발명은 디지털 신호 처리용 메모리 제어 장치와 그 제어 방법에 관한 것으로 보다 상세하게는 복수개의 DSP를 처리함에 있어서 하나의 메모리카드를 사용하도록 하는 시스템에 관한 것이다.
- <12> 일반적으로, 디지털 신호 처리기 (digital signal processor, 이하 "DSP" 라 한다) 는 디지털 신호의 실시간 처리에 사용된다. 디지털 신호는 통상적으로 대응하는 아날로그 신호를 나타내는데 사용되는 일련번호 또는 디지털 값으로 정의된다. DSP는 소형 디스크 플레이어와 같은 오디오 시스템, 및 셀룰라 전화기와 같은 무선 통신 시스템 및 디지털 정지 카메라(DIGITAL STILL CAMERA, 이하 "DSC"라 한다)와 디지털 비디오 카메라 (DIGITAL VIDEO CAMERA, 이하 "DVC"라 한다)를 포함하는 다양한 응용에 사용된다.
- <13> 또한, 복합적인 제품에 대한 필요성에 따라 둘 이상의 기능을 하는 제품들을 하나의 제품으로 판매하는 듀얼제품군이 근래에 들어 두드러지게 활성화 되고 있다. 특히 동영상 을 촬영하는 DVC와 정지 영상을 기록하는 DSC 등을 한 제품에서 구현하고자 하는 기술들이 활성화 되고 있다.
- <14> 이러한 종래의 DSC와 DVC를 일체화한 기술이 도 1과 도 2에 도시되어 있다. 도 1은 종래 기술의 일실시예에 따른 디지털 스틸 카메라와 디지털 비디오 카메라가 일체화된 촬영장치를 도시한 사시도이며 도 2는 도 1에 도시된 촬영장치를 도시한 블록도로서 도 1과 도2를 참조하여 설명하면 본체(10)에는 DSC 신호변환부(40), DVC 신호변환부(45),

정지영상 코덱부(50), 동영상 코덱부(55), 저장부(60), 입력부(70), 표시부(80) 및 제어부(90)가 내장된다.

<15> 카메라부(20)는 본체(10)에 소정 각도로 회전 가능하게 설치되는 하우징(15), 정지영상을 촬영하는 제1카메라(22) 및 동영상을 촬영하는 제2카메라(24)를 구비한다.

<16> 이 때, 제1 카메라(22) 및 제2카메라(24)는 카메라부(20)에 서로 대향되게 배치된다.

<17> 따라서, 카메라부(20)는 회전축(X)을 기준으로 하여 도시된 시계방향 또는 반시계방향으로 소정 각도로 회전하되, DSC 렌즈군(22a) 및 DVC 렌즈군(24a)이 촬영방향(A)과 평형을 유지하는 각도만큼 회전되는 것이 바람직하다. 즉, 도 2에서 하우징(15)이 수동으로 180°회전되면 DSC 렌즈군(22a) 및 DVC 렌즈군(24a)의 위치는 상호 교체되는 것이 바람직하다.

<18> 제1 카메라(22)는 DSC 렌즈군(22a), DSC 구동부(22b), DSC 검출부(22c) 및 DSC 촬상부(22d)를 갖는다.

<19> DSC 렌즈군(22a)은 정지영상을 촬영하기 위한 것이며, DSC 구동부(22b)는 제어부(90)의 제어에 따라 DSC 줌렌즈(미도시) 및 DSC 포커스렌즈(미도시)를 이동시킨다.

<20> DSC 검출부(22c)는 제어부(90)의 제어에 따라 렌즈의 위치를 검출하는 센서로서 DSC 촬상부(22d)는 DSC 줌렌즈(미도시) 및 DSC 포커스렌즈(미도시)를 투과한 피사체의 영상신호를 전하결합소자(Charge Coupled Device)를 이용하여 전기적 영상신호로 변환한다.

- <21> 제2 카메라(24)도 DVC 렌즈군(24a), DVC 구동부(24b), DVC 검출부(24c) 및 DVC 촬상부(24d)를 갖으며 그 동작은 각각 제1 카메라와 동일하다.
- <22> DSC 신호변환부(40) 및 DVC 신호변환부(45)는 각각 DSC 촬상부(22d) 및 DVC 촬상부(24c)로부터 출력되는 전기적 신호에 포함된 잡음의 제거 및 전기적 신호로 변환된 영상신호의 레벨이 일정하게 출력되도록 이득을 증폭한다. 또한, DSC 신호변환부(40) 및 DVC 신호변환부(45)는 각각 전기적 신호로 변환된 아날로그 영상신호를 디지털 영상신호로 변환한 후, 디지털 처리하여 자동 제어 데이터를 출력한다.
- <23> 정지영상 코덱부(50)는 제어부(90)의 제어에 의해, DSC 신호변환부(40)로부터 출력되는 정지영상신호를 JPEG과 같은 압축방식을 이용하여 압축한다. 압축된 정지영상 데이터는 저장부(60)의 플래시 메모리(62)와 같은 저장매체에 저장된다.
- <24> 동영상 코덱부(55)는 제어부(90)의 제어에 의해, DVC 신호변환부(45)로부터 출력되는 동영상 신호를 MPEG과 같은 압축방식을 이용하여 압축한다. 압축된 동영상 데이터는 저장부(60)의 테이프(64)와 같은 저장매체에 저장된다.
- <25> 입력부(70)로부터 저장된 영상신호에 대한 재생명령신호가 입력되면, 정지영상 코덱부(50) 및 동영상 코덱부(55)는 제어부(90)의 제어하에 각각 플래시 메모리(62) 및 테이프(64)에 저장된 부호화 데이터의 압축을 해제한다.
- <26> 예를 들어, 입력부(70)로부터 정지영상에 대한 재생명령신호가 입력되면, 정지영상 코덱부(50)는 플래시 메모리(62)에 저장된 정지영상 부호화 데이터를 압축해제한 후, 표시부(80)로 출력한다.

- <27> 입력부(70)는 피사체에 대한 촬영명령신호를 제어부(90)로 인가하기 위한 촬영키(70a) 및 다수의 기능수행을 위한 조작버튼(미도시)을 갖는다.
- <28> 표시부(80)는 본체(10)의 일측에 마련되는 뷰파인더(82) 또는 LCD 패널(84)을 갖는다. 표시부(80)는 DSC(22) 또는 DVC(24)를 통해 촬영되는 영상 또는 압축해제된 영상을 제어부(90)의 제어에 의해 표시한다.
- <29> 제어부(90)는 저장부(60)에 저장된 각종 제어 프로그램 및 DSC 신호변환부(40) 또는 DVC 신호변환부(45)로부터 출력되는 자동제어 데이터를 이용하여 촬영장치의 전체적인 동작을 제어한다.
- <30> 제어부(90)는 모드감지부(30)로부터의 출력신호에 의해 촬영모드를 판단한 후, 판단된 촬영모드에 대응되는 카메라부(20)를 구동시킨다. 예를 들어, 모드감지부(30)로부터 DSC(22)는 온상태이고 DVC(24)는 오프상태임을 나타내는 신호가 입력되면, 제어부(90)는 카메라부(20)의 촬영모드를 정지영상 모드로 판단한다.
- <31> 그리고, 촬영키(70a)로부터 촬영명령신호가 인가되면, 제어부(90)는 정지영상 모드에 대응하는 DSC(22)를 구동시킨다. 또한, 제어부(90)는 입력부(70)로부터 녹화명령신호가 인가되면 촬영된 피사체의 영상신호를 압축하도록 정지영상 코덱부(50)를 제어하며, 재생명령신호가 인가되면 압축된 영상신호의 압축을 해제하도록 정지영상 코덱부(50)를 제어한 후, 표시부(80)에 디스플레이되도록 한다.
- <32> 상기에서와 같이 DSC와 DVC는 각각의 화상 정보를 저장하기 위한 메모리를 각각 보유하고 있어 두 제품을 일체화할 경우에는 디지털 카메라의 크기가 증가하게 되며 또한, 각

각의 시스템을 제어하기 위한 매우 복잡한 운용 시스템을 제어하여야 하는 문제점이 발생하게 된다.

【발명이 이루고자 하는 기술적 과제】

- <33> 본 발명은 상기한 문제점을 해결하기 위한 것으로서, 하나의 메모리 슬롯과 버퍼를 이용하여 두개의 DSP에서 입출력하는 신호를 제어하기 위한 디지털 신호 처리용 메모리 제어 장치와 그 제어 방법을 제공하고자 하는 것이다.

【발명의 구성 및 작용】

- <34> 상기와 같은 목적을 달성하기 위한 본 발명에 따른 디지털 신호 처리용 메모리 제어 장치의 바람직한 일실시예로는, 서로 다른 신호를 처리하는 적어도 한개 이상의 DSP와 디지털 신호를 기록 및 재생할 수 있는 플래쉬 메모리와 상기 DSP와 상기 플래쉬 메모리와의 신호라인 상에 위치하고 신호의 입출력을 절환하는 복수개의 신호절환 스위치와 상기 제어부의 제어신호에 의하여 상기 플래쉬메모리의 인서트정보를 상기 복수개의 DSP에 선택하여 출력할 수 있는 3상 버퍼와 신호절환을 제어하는 제어부와 입출력 동작 모드를 결정하는 키입력부를 구비하여 상기 키입력부의 모드 결정에 따라 상기 제어부는 플래쉬 메모리에 데이터를 기록 또는 재생하게 하는 것을 특징으로 하여 구성된다.
- <35> 상기 키입력부에는 복수 개의 DSP 중 하나를 선택할 수 있는 DSP 선택 스위치를 더 구비하여 이루어진다.
- <36> 또한, 상기 DSP 선택스위치의 선택에 따라 상기 제어부는 상기 3상 버퍼와 상기 신호 절환스위치의 입출력 단자를 선택된 DSP로 동시에 연결하는 것을 특징으로 한다.

- <37> 또한, 상기와 같은 목적을 달성하기 위한 본 발명에 따른 디지털 신호 처리용 메모리 제어 방법의 바람직한 일실시예로는 플래쉬메모리의 인서트정보를 복수 개의 DSP에 선택하여 출력할 수 있는 3상 버퍼, 메모리 슬롯, 그리고 DSP와 플래쉬 메모리와의 신호라인 상에 위치하고 신호의 입출력을 절환하는 신호절환 스위치를 구비한 복수개의 DSP를 처리하는 신호처리장치에 있어서, 상기 메모리 슬롯의 모드를 판단하는 단계(a)와 상기 복수 개의 DSP 중 어느 하나를 선택하는 단계(b) 그리고 상기 단계(b)에서 선택된 DSP의 신호 입출력단자와 신호절환스위치들의 입출력단자를 연결하는 단계(c)를 포함하여 이루어진다.
- <38> 또한, 메모리 슬롯의 착탈 유무를 판단하여 메모리 슬롯이 탈착되어 있는 경우에는 OSD를 이용하여 메모리 슬롯의 탈착을 안내하는 안내 메시지를 출력하는 단계를 더 포함하도록 하면 바람직하다.
- <39> 상기 단계(c)에서 선택된 DSP로 플래쉬메모리의 인서트정보를 출력하는 단계를 더 포함하여 이루어지게 한다.
- <40> 이하 첨부한 도면을 참고하여 본 발명의 일실시예에 대하여 상세히 설명하기로 한다.
- <41> 도 3은 본발명의 주요 부분 신호처리 블록도로서 도 2의 종래 기술과 동일한 일반적인 디지털 처리 구성요소는 그 부호를 생략하였으며 그 설명도 생략하기로 한다. 도면에서와 같이 본발명의 디지털 신호 처리용 메모리 제어 장치는 디지털 스틸 카메라(DIGITAL STILL CAMERA)용 신호처리부(100, 이하 "DSP-1"이라 한다)와 디지털 비디오 카메라(DIGITAL VIDEO CAMERA)용 신호처리부(200, 이하 "DSP-2"라 한다)를 구비하고 메모리스틱(500)과 신호절환스위치(300), 3상 버퍼(400), 키입력부(700), 그리고 제어부(600)를 구비하여 이루어진다.

- <42> DSP-1(100)과 DSP-2(200)는 각각의 디지털 스틸 카메라(DIGITAL STILL CAMERA)와 디지털 비디오 카메라(DIGITAL VIDEO CAMERA)의 디지털 신호처리를 하는 부분이다. DSP-1과 DSP-2는 메모리스틱(500)과 디지털 신호 입출력을 위하여 각각 인터페이스부(110,210)를 구비하고 있다. 이러한 인터페이스부(110,210)에는 클럭단자(SCLK; 120,220)와 데이터 단자(SDIO; 160,260), 인에이블단자(BS; 140,240), 그리고 메모리스틱(500)의 삽입유무 인식신호단자인 INSERT-1단자(170)와 INSERT-2(270)단자가 구비된다.
- <43> 메모리스틱(500)은 디지털 신호를 기록하거나 재생할 수 있으며 외부와 디지털 신호를 기록 및 재생할 수 있도록 클럭단자(SCLK), 메모리스틱 인에이블단자(BS), 데이터 단자(SDIO), 그리고 메모리스틱(500)의 삽입유무 인식신호 출력단자(INSERT)가 구비되어 있다.
- <44> 또한, 메모리스틱(500)은 제품 내에 내장할 수 있는 반도체 타입의 플래쉬 메모리를 사용할 수도 있으며 제품의 외부에서 착탈가능한 C.F CARD, SD CARD, SMC CARD, MMC CARD와 같은 CARD TYPE을 사용할 수 있다.
- <45> 한편, 신호절환 스위치(300)는 DSP-1(100)과 DSP-2(200)에서 입출력되는 신호를 선택하여 메모리스틱(500)에서 입출력되는 신호와 상호 연결하는 신호 절환스위치이다.
- <46> 3상 버퍼(400)는 메모리스틱(400)의 삽입유무 검출신호(INSERT)를 입력 받아 제어부(600)의 제어에 의하여 INSERT-1(170)이나 INSERT-2(270)로 출력하여 각각의 DSP가 메모리스틱(400)과 통신할 수 있도록 한다.

- <47> 제어부(600)는 키입력부(700)의 키입력을 받아 신호절환스위치(300)를 절환하는 제어신호(620)를 출력하고 동시에 3상 버퍼(400) 제어신호(630)를 출력한다. 또한, 시스템의 전반적인 제어를 행한다.
- <48> 키입력부(700)는 DSC모드와 DVC모드를 선택할 수 있는 키(도면 미도시)와 기록이나 재생을 하기 위한 시스템 제어키들을 구비할 수 있다.
- <49> 바람직하게는 상기 모드의 선택은 별도의 키입력없이 동작이 가능한 회전식 접점 스위치로 구성할 수 있다. 즉, 회전식 접점스위치는 도 1에서와 같이 본체(10)에 대한 카메라부(20)의 회전각도에 따라, 디지털 스틸 카메라 및 디지털 비디오 카메라에 대응되는 촬영모드를 감지하도록 하는 것이다. 더욱 바람직하게는 카메라부(20)의 회전시 180도 각도를 기준으로 카메라부(20)에 대응되는 촬영모드를 감지하도록 하는 것이 좋다.
- <50> 이하, 상기와 같이 구성된 본 발명의 디지털 신호 처리용 메모리 제어 장치의 동작에 대하여 설명한다.
- <51> 도 4는 본 발명의 일 실시예에 따른 디지털 신호 처리용 메모리 제어 장치의 동작을 설명하기 위한 흐름도이다.
- <52> 제어부(600)는 키입력부(700)로부터 읽기모드인지 쓰기모드인지를 판단하고(S10), 읽기 모드이면 INSERT신호를 판단하여 메모리스틱(500)이 삽입되어 있는지를 판단한다(S11). 이때 메모리스틱(500)이 삽입되어 있지 않으면 온스크린디스플레이(ON SCREEN DISPLAY; 도면 미도시)부를 제어하여 메모리스틱(500)이 삽입되어 있지 않음을 알려주게 된다(S12). 다시 키입력부(700)로부터 DSP-1모드를 선택할 것인지 DSP-2모드를 선택할 것인지를 판단하게 된다(S13). DSP-1 즉 디지털 스틸 카메라 모드가 선택되면(S14) 제어부

(600)는 신호절환스위치(300)를 제어하여 메모리스틱(500)의 신호들이 각각 DSP-1의 각 단자들에 연결될 수 있도록 한다. 상세하게는 메모리스틱(500)의 클럭(SCLK)은 DSP-1(100)의 클럭(SCLK;120)에 연결되도록 하고 메모리스틱 인에이블단자(BS)의 출력과 데이터 단자(SDIO)의 출력을 DSP-1(100)의 인에이블단자(BS;140)와 데이터단자(SDIO)에 각각 연결되도록 제어하는 것이다. 그리고 3상 버퍼(400)에 입력되는 메모리스틱(500)의 삽입유무 인식신호 출력단자(INSERT)의 신호가 제어신호(630)에 의하여 DSP-1(100)으로 출력되게 동시에 제어하는 것이다.

<53> 또한, 제어부(600)는 DSP-1(100)이 메모리스틱(500)에 저장되어 있는 디지털 신호를 재생하여 디스플레이부(도면 미도시)에 디스플레이 되도록 시스템을 제어하는 것이다.

<54> 단계 S13에서 DSP-2모드 즉, 디지털 비디오 카메라 모드가 선택되면(S15) 상기와 동일한 과정으로 제어부(600)는 신호절환스위치(300)를 제어하여 메모리스틱(500)의 각 단자 신호들이 각각 DSP-2의 각 단자들에 연결될 수 있도록 제어하는 것이다. 그리고 3상 버퍼(400)에 입력되는 메모리스틱(500)의 삽입유무 인식신호 출력단자(INSERT)의 신호가 제어신호(630)에 의하여 DSP-2(200)으로 출력되게 동시에 제어하는 것이다.

<55> 동일하게 제어부(600)는 DSP-2(200)가 메모리스틱(500)에 저장되어 있는 디지털 신호를 재생하여 디스플레이부(도면 미도시)에 디스플레이 되도록 시스템을 제어하는 것이다.

<56> 단계 S10에서 쓰기 모드가 선택되면 INSERT신호를 판단하여 메모리스틱(500)이 삽입되어 있는지를 판단한다(S21). 이때 메모리스틱(500)이 삽입되어 있지 않으면 온스크린디스플레이(ON SCREEN DISPLAY; 도면 미도시)부를 제어하여 메모리스틱(500)이 삽입되어 있지 않음을 알려주게 된다(S22). 다시 키입력부(700)로부터 DSP-1모드를 선택할 것인지

DSP-2모드를 선택할 것인지를 판단하게 된다(S23). DSP-1 즉 디지털 스틸 카메라 모드가 선택되면(S24) 제어부(600)는 신호절환스위치(300)를 제어하여 DSP-1의 각 단자들의 신호가 메모리스틱(500)의 각 단자 신호에 연결될 수 있도록 한다

- <57> 그리고 3상 버퍼(400)에 입력되는 메모리스틱(500)의 삽입유무 인식신호 출력단자 (INSERT)의 신호가 제어신호(630)에 의하여 DSP-2(200)으로 출력되게 동시에 제어하는 것이다.
- <58> 또한, 제어부(600)는 DSP-2(200)가 출력하는 신호들을 메모리스틱(500)에 저장할 수 있도록 시스템을 제어하는 것이다.
- <59> 단계 S23에서 DSP-2모드 즉, 디지털 비디오 카메라 모드가 선택되면(S25) 상기와 동일한 과정으로 제어부(600)는 신호절환스위치(300)를 제어하여 각각 DSP-2의 각 단자들의 출력이 메모리스틱(500)의 각 단자 신호들에 연결될 수 있도록 제어하는 것이다. 그리고 3상 버퍼(400)에 입력되는 메모리스틱(500)의 삽입유무 인식신호 출력단자(INSERT)의 신호가 제어신호(630)에 의하여 DSP-2(200)으로 출력되게 동시에 제어하는 것이다.
- <60> 동일하게 제어부(600)는 DSP-2(200)가 출력하는 신호들을 메모리스틱(500)에 저장할 수 있도록 시스템을 제어하는 것이다.
- <61> 이상에서 본 발명은 기재된 구체예에 대해서만 상세히 설명되었지만 본 발명의 기술사상 범위 내에서 다양한 변형 및 수정이 가능함은 당업자에게 있어서 명백한 것이며, 이러한 변형 및 수정이 첨부된 특허 청구범위에 속함은 당연한 것이다.

【발명의 효과】

<62> 상기에서와 같이 본 발명에 따른 디지털 신호 처리용 메모리 제어 장치와 그 제어 방법에 의하면, 복수개의 DSP를 처리할 때 메모리와 버퍼를 공용으로 사용하여 간단한 구성의 운용 시스템을 제공할 수가 있는 것이다.

【특허청구범위】**【청구항 1】**

서로 다른 신호를 처리하는 적어도 한개 이상의 DSP;와

디지털 신호를 기록 및 재생할 수 있는 메모리스틱;과

상기 DSP와 상기 메모리스틱의 신호라인 상에 위치하고 신호의 입출력을 절환하는 복수개의 신호절환 스위치;와

상기 제어부의 제어신호에 의하여 상기 메모리스틱의 인서트정보를 상기 복수개의 DSP에 선택하여 출력할 수 있는 3상 버퍼;와

신호절환을 제어하는 제어부;와

입출력 동작모드를 결정하는 키입력부;를 구비하여 상기 키입력부의 모드 결정에 따라 상기 제어부는 메모리스틱에 데이터를 기록 또는 재생하게 하는 것을 특징으로 하는 디지털 신호 처리용 메모리 제어 장치.

【청구항 2】

제 1항에 있어서,

상기 키입력부에는 DSP를 선택할 수 있는 DSP 선택 스위치를 더 구비한 것을 특징으로 하는 디지털 신호 처리용 메모리 제어 장치.

【청구항 3】

제 2항에 있어서,

상기 DSP 선택스위치의 선택에 따라 상기 제어부는 상기 3상 버퍼와 상기 신호 절환스위치의 입출력 단자를 선택된 DSP로 동시에 연결하는 것을 특징으로 하는 디지털 신호 처리용 메모리 제어 장치.

【청구항 4】

제 1항에 있어서,

상기 메모리스틱은 플래쉬메모리와 같은 내장형 반도체 소자이거나 스마트 카드와 같은 메모리 슬롯인 것을 특징으로 하는 디지털 신호 처리용 메모리 제어 장치.

【청구항 5】

메모리스틱의 인서트정보를 복수 개의 DSP에 선택하여 출력할 수 있는 3상 버퍼, 메모리 슬롯, 그리고 DSP와 플래쉬 메모리와의 신호라인 상에 위치하고 신호의 입출력을 절환하는 신호절환 스위치를 구비한 복수개의 DSP를 처리하는 신호처리장치에 있어서,

상기 메모리 슬롯의 모드를 판단하는 단계(a);

상기 복수 개의 DSP 중 어느 하나를 선택하는 단계(b);

상기 단계(b)에서 선택된 DSP의 신호 입출력단자와 신호절환스위치들의 입출력단자를 연결하는 단계(c);를 포함하여 이루어지는 것을 특징으로 하는 디지털 신호 처리용 메모리 제어 방법

【청구항 6】

제 5항에 있어서,

메모리 슬롯의 착탈 유무를 판단하여 메모리 슬롯이 탈착되어 있는 경우에는 OSD를 이용하여 안내 메시지를 출력하는 단계를 더 포함하는 것을 특징으로 하는 디지털 신호 처리용 메모리 제어 방법.

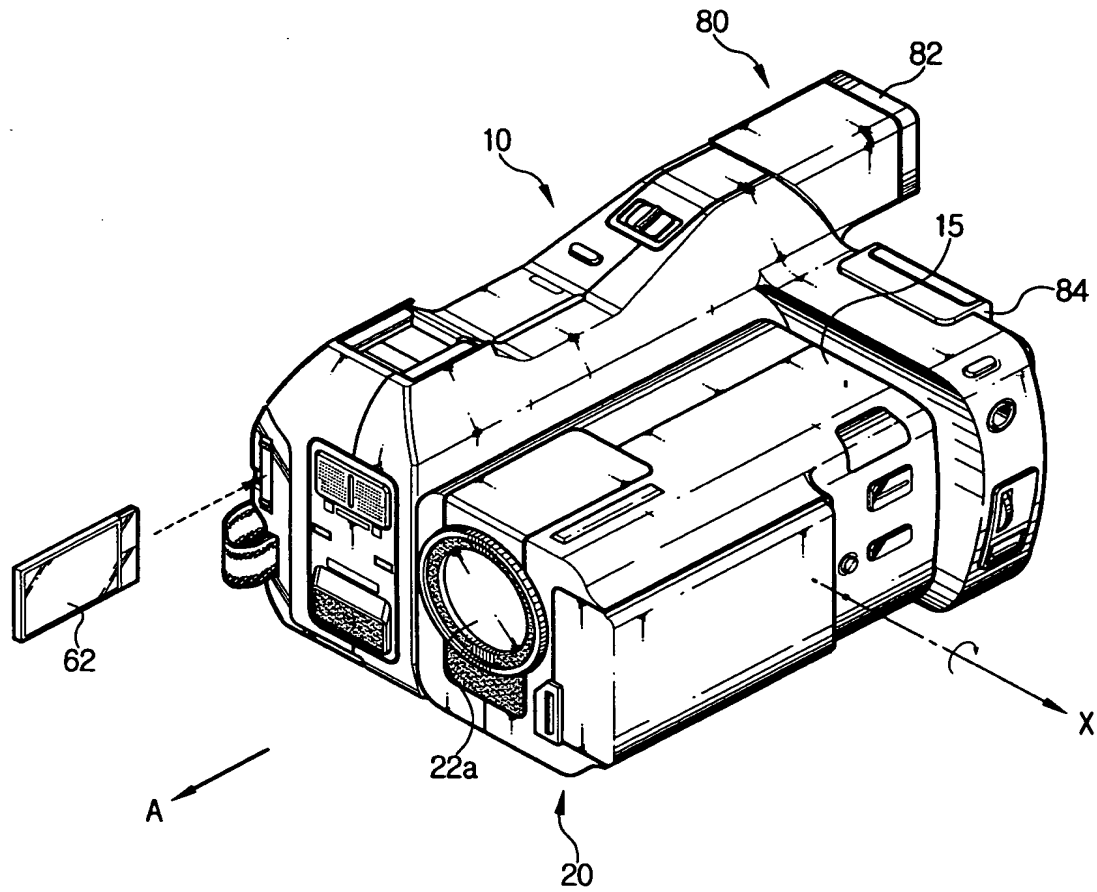
【청구항 7】

제 5항에 있어서,

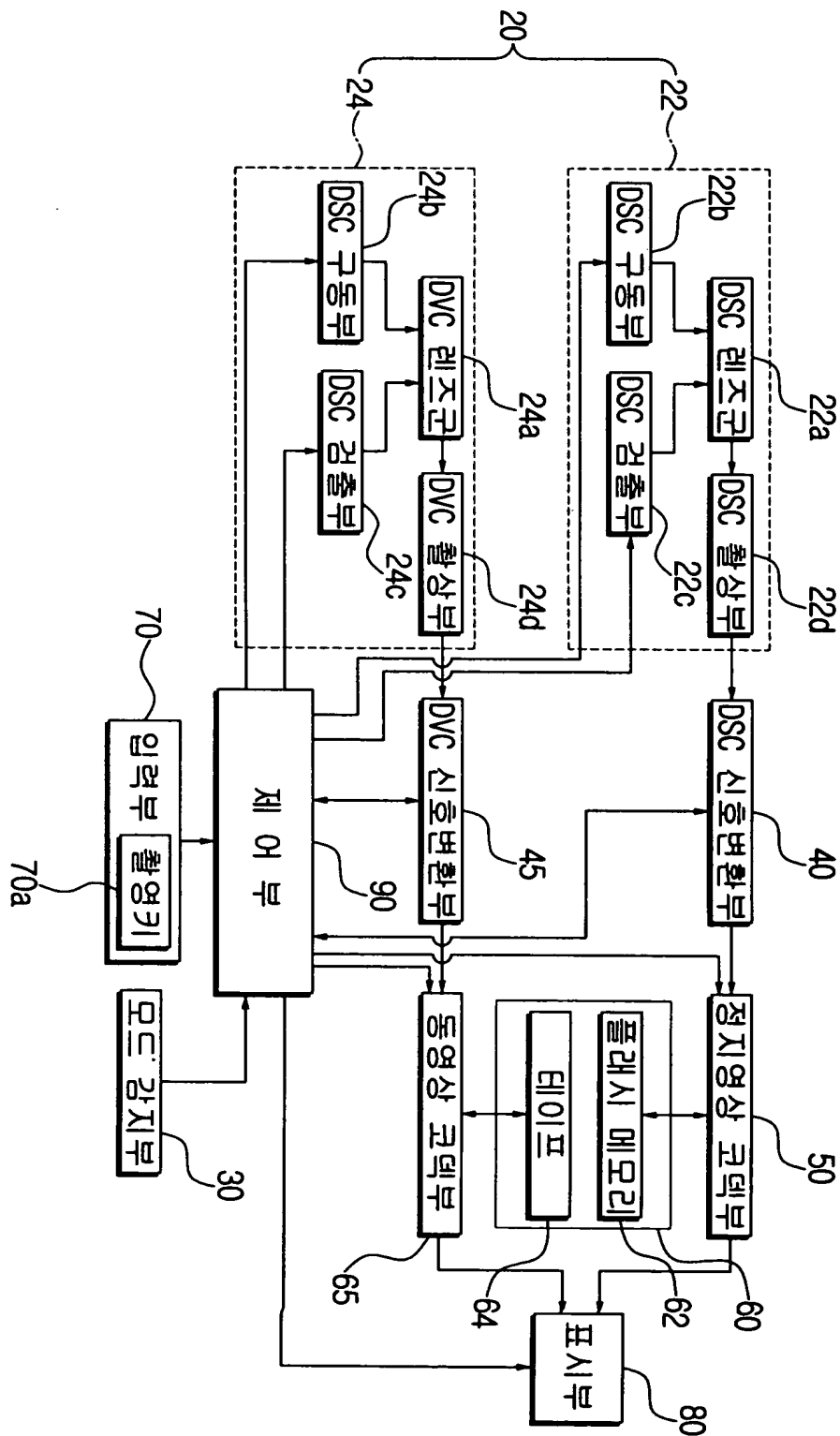
상기 단계(c)에서 선택된 DSP로 플래쉬 메모리의 인서트정보를 출력하는 것을포함하여 이루어지는 것을 특징으로 하는 디지털 신호 처리용 메모리 제어 방법

【도면】

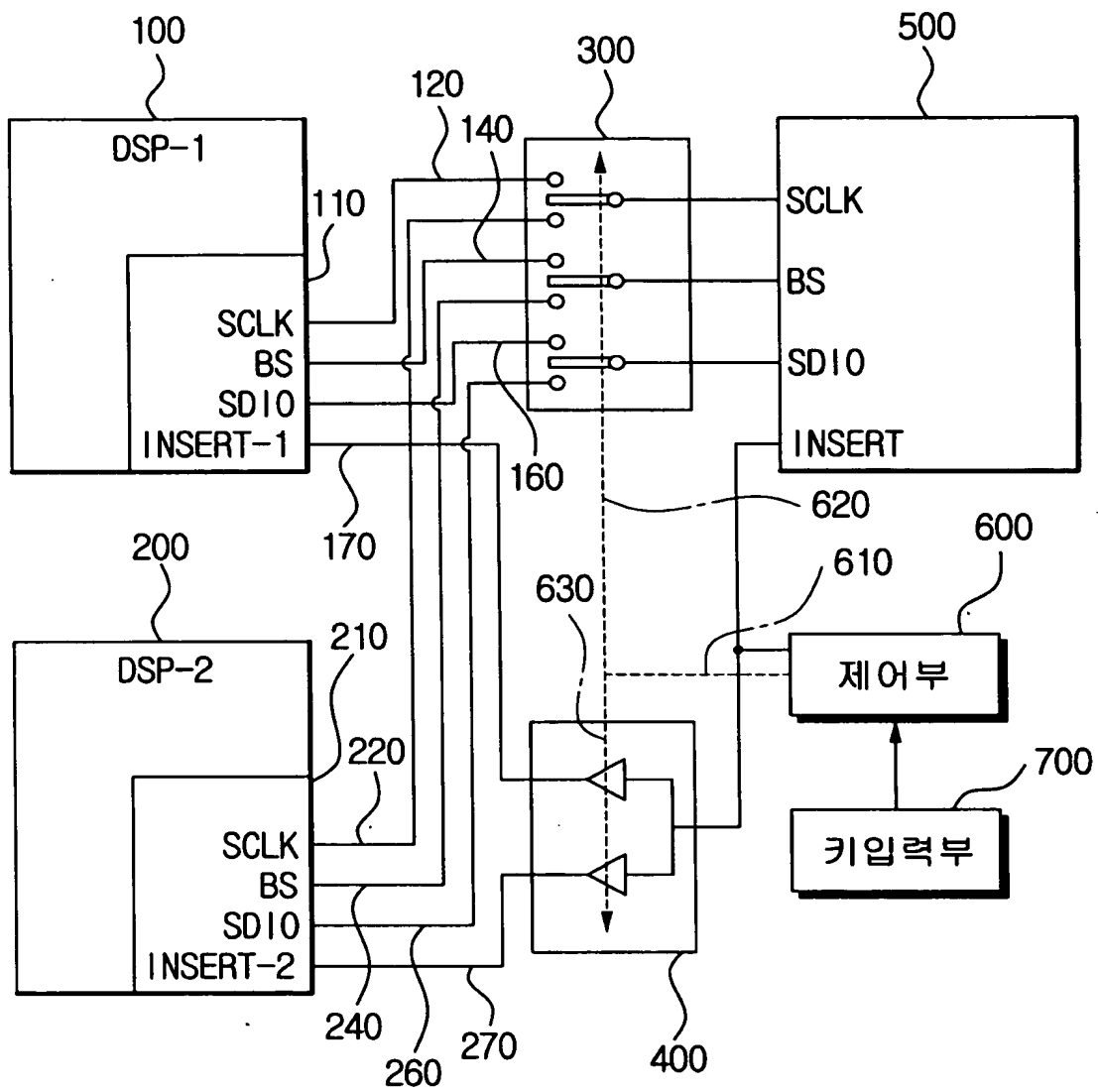
【도 1】



【도 2】



【도 3】



【도 4】

